

Édition 2024 : Appel à projets et Journées de rencontre de la Graduate Initiative EIF.



ID de Contribution: 36

Type: **Stage de niveau M1**

Contribution à la conception d'un banc de vieillissement de composants de puissance

vendredi 12 juillet 2024 14:45 (20 minutes)

Le travail consiste à spécifier un banc de vieillissement de transistor MOS SiC (tension 1200V quelques 100A) et son système de monitoring. Le banc permettra un vieillissement sur onde de courants sinusoïdaux ou en créneaux.

Le système de supervision assurera le suivi de grandeurs électriques (V_{ds} , V_{gs} , ...) et thermiques ($T_{jonction}$, ...)

Un rapide état de l'art des différents principes de banc de vieillissement sera effectué.

Le besoin fonctionnel devra déboucher sur la liste des fonctions liées à la supervision du banc, les données à enregistrer et le principe des cartes à réaliser.

Il travaillera au sein d'une équipe avec un ingénieur de développement et des enseignants chercheurs.

Laboratoire du porteur

AMPERE

Montant du financement (si stage 600euros*nbmois) :

1800

Auteurs principaux: RAMAMONJISOA, AINA TSILAVINA; CLERC, GUY (GEP/ Laboratoire Ampère)

Co-auteur: Mlle HOLOGNE-CARPENTIER, Malorie

Orateurs: RAMAMONJISOA, AINA TSILAVINA; CLERC, GUY (GEP/ Laboratoire Ampère)

Classification de Session: Session 4A

Classification de thématique: Présentation: Session 4A